OM0103-3招聘需求表

**申请部门**： 语言技术研究所 **填报日期：**2018年5月10日

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **招聘岗位** | 嵌入式语音处理电路设计工程师 | | **拟招人数** | | 1 | **期望到位时间** | | | 2018．7．30 |
| **需求理由:**■新设岗位 □离职补充 □调动补充□人员储备 □岗位扩编□临时用工 | | | | | | | | | |
| **招聘需求类别:**■紧急/重要岗位 □紧急/一般岗位 □一般紧急 □非紧急 | | | | | | | | | |
| **岗位职责简述：**  1.负责语音处理以及语音合成模块（含采集、降噪、输出）的硬件方案评估，器件选型等；  2.负责硬件电路原理图、PCB设计、调试以及相关技术文档的编制等；  3.负责项目方案中语音处理硬件部分的评估和可行性分析；  4.完成项目负责人、副所长和所长交办的其他紧急性工作。 | | | | | | | | | |
| **基本条件：**  学历： 本科及以上    年龄： 25 岁— 35 岁  性别： 不限  专业： 计算机、电子 等  相关工作经验： 4/2 年以上（本科/硕士）  其它： | | | | | | | | | |
| **能力素质要求：**  1. 通信、电子、自动化、计算机等相关专业，本科或以上学历；  2. 三年以上硬件电路研发工作经验，熟悉模拟电路设计、熟悉处理器应用（如ARM、DSP或PowerPC处理器的应用）设计；  3. 熟悉嵌入式系统中的电源及各种接口电路设计，如SPI、CAN、RS232/RS422、以太网等；  4 具有语音采集、降噪处理等硬件电路设计经验者优先。 | | | | | | | | | |
| **提供待遇** | | 薪资范围 | | 面议 | | | 其他待遇 | 五险一金、餐补 | |